

КУРСЫ УЧЕБНОГО ПЛАНА

3 КУРС

Язык Verilog и проектирование цифровых устройств для FPGA

4 КУРС

Элементная база микропроцессорной техники
Технологии обеспечения целостности сигналов
Основы архитектуры микропроцессоров и вычислительных комплексов
Компьютерные сети

5 КУРС

Моделирование и логическая верификация аппаратуры

Технологии оптимизирующей компиляции:
технологии оптимизирующей и двоичной компиляции
построение оптимизированного кода для VLIW-архитектур

Операционные системы:

структура и базовые механизмы ядра ОС Linux
особенности реализации ОС Linux для архитектуры Эльбрус

Архитектура микропроцессоров и вычислительных комплексов — продвинутый уровень

ПРЕИМУЩЕСТВА ОБУЧЕНИЯ НА КАФЕДРЕ:

современные учебные курсы, где преподаватели — действующие специалисты МЦСТ
ведение научной деятельности с непосредственным практическим применением ее результатов
написание диплома на основе выполненной на предприятии работы
возможность продолжения обучения в магистратуре и аспирантуре

ЦЕНТР ИССЛЕДОВАНИЙ И РАЗРАБОТОК

Москва, ул. Профсоюзная, д. 108
телефон: +7 (495) 363-96-95
www.mcst.ru

ЗАВЕДУЮЩИЙ КАФЕДРОЙ

Перекатов Валерий Иванович,
д.т.н., профессор, заслуженный
деятель науки РФ

ЗАМЕСТИТЕЛЬ

ЗАВЕДУЮЩЕГО КАФЕДРОЙ

Сурченко Александр Викторович
email: education@mcst.ru



МОСКОВСКИЙ ФИЗИКО-ТЕХНИЧЕСКИЙ ИНСТИТУТ

Физтех-школа радиотехники и компьютерных технологий

КАФЕДРА ИНФОРМАТИКИ И ВЫЧИСЛИТЕЛЬНОЙ ТЕХНИКИ



В центре исследований и разработок высокопроизводительных серийных микропроцессоров и вычислительных комплексов на базовых предприятиях кафедры АО «МЦСТ»

Поколения выпускников, создающих отечественную вычислительную технику высшей производительности

эльбрус

КАРЬЕРА НА ПРЕДПРИЯТИИ

НАПРАВЛЕНИЯ ОБУЧЕНИЯ И ПРОФЕССИОНАЛЬНОЙ ДЕЯТЕЛЬНОСТИ

Компьютерная архитектура: логическое и физическое проектирование микропроцессоров

Верификация и тестирование микропроцессоров

Технологии оптимизирующей и двоичной компиляции

Разработка ядра и дистрибутива операционной системы

Проектирование печатных плат и корпусов микропроцессоров

Технологии защищенных вычислений и защищенного доступа

ПО ВСЕМ НАПРАВЛЕНИЯМ ВОЗМОЖНО УСТРОЙСТВО НА ЛЕТНЮЮ СТАЖИРОВКУ!

ПРЕИМУЩЕСТВА РАБОТЫ В АО «МЦСТ»

Молодой высокоинтеллектуальный коллектив
Глубокая история фирмы и её стабильность
Опытное и адекватное руководство, лояльное к студентам

Получение опыта работы в крупном проекте с реальным конечным продуктом

Зарботная плата пропорциональна компетенции в рамках общего проекта и не ограничена сверху

Работа на передовой IT-индустрии

Рекомендации и опыт мирового уровня

НАМ НУЖНЫ

VIRGIN STUDENT

ИНТЕРЕСУЕТСЯ
ИНФОРМАЦИОННЫМИ
ТЕХНОЛОГИЯМИ

УВЛЕКАЕТСЯ
ПРОГРАММИРОВАНИЕМ
ИЛИ ЭЛЕКТРОНИКОЙ

ХОЧЕТ ПОПРОБОВАТЬ
РЕАЛЬНУЮ РАБОТУ В
РЕАЛЬНОМ ПРОЕКТЕ

НЕ ИСПЫТЫВАЕТ
ПАНИЧЕСКИХ АТАК
ОТ СЛОВА «МАТАН»

ЛИШЁН СТЕРЕОТИПА
«ВСЁ ОТЕЧЕСТВЕННОЕ —
ФУФЛО» И ХОЧЕТ ЕГО
ИСКОРЕНИТЬ



ТЫ СТАНЕШЬ

CHAD IT-ENGINEER

ПОЛУЧАЕТ ПРИГЛАШЕНИЯ НА
PHD В ТОПОВЫХ РОССИЙСКИХ
И ЗАРУБЕЖНЫХ ВУЗАХ

ШАРИТ В
АРХИТЕКТУРЕ И
МИКРОАРХИТЕКТУРЕ
КОМПЬЮТЕРОВ

РАЗБИРАЕТСЯ В
ПРОЕКТИРОВАНИИ
КОМПИЛЯТОРОВ

ЗНАЕТ
УСТРОЙСТВО
ЯДРА ОС

ПОЛУЧАЕТ ОФФЕРЫ
ОТ INTEL, ARM, APPLE,
NVIDIA И ДРУГИХ
ВЕДУЩИХ МИРОВЫХ
IT-КОМПАНИЙ
(BASED ON REAL STORIES)

